

Un algorithme incrémental dirigé par les flots et basé sur les contraintes pour l'aide à la localisation d'erreurs

Mohammed Bekkouche Hélène Collavizza Michel Rueher

Univ. Nice Sophia Antipolis, CNRS, I3S, UMR 7271, 06900 Sophia Antipolis, France
 {bekkouche,helen,rueher}@unice.fr

Résumé

Dans cet exposé, nous présentons notre algorithme amélioré [1] de localisation d'erreurs à partir de contre-exemples, LocFaults, basé sur la programmation par contraintes et dirigé par les flots. Cet algorithme analyse les chemins du CFG (Control Flow Graph) du programme erroné pour calculer les sous-ensembles d'instructions suspectes permettant de corriger le programme. En effet, nous générons un système de contraintes pour les chemins du graphe de flot de contrôle pour lesquels au plus k instructions conditionnelles peuvent être erronées. Ensuite, nous calculons les MCS (Minimal Correction Set) de taille limitée sur chacun de ces chemins. La suppression de l'un de ces ensembles de contraintes donne un sous-ensemble satisfiable maximal, en d'autres termes, un sous-ensemble maximal de contraintes satisfaisant la postcondition. Pour calculer les MCS, nous étendons l'algorithme générique proposé par Liffiton et Sakallah [11, 12] dans le but de traiter des programmes avec des instructions numériques plus efficacement. Nous nous intéressons à présenter l'aspect incrémental de ce nouvel algorithme qui n'est pas encore présenté aux JFPC.

Considérons le programme AbsMinus (voir fig. 1). Les entrées sont des entiers $\{i, j\}$ et la sortie attendue est la valeur absolue de $i - j$. Une erreur a été introduite sur la ligne 10, ainsi pour les données d'entrée $\{i = 0, j = 1\}$, AbsMinus retourne -1 . La post-condition est juste $result = |i - j|$.

Le graphe de flot de contrôle (CFG) du programme AbsMinus et un chemin erroné sont représentés dans la figure 2. Ce chemin erroné correspondent aux données d'entrée : $\{i = 0, j = 1\}$. Tout d'abord, LocFaults collecte sur le chemin 2.(b) l'ensemble de contraintes $C_1 = \{i_0 = 0, j_0 = 1, k_0 = 0, k_1 = k_0 + 2, r_1 = i_0 - j_0\}$ ¹.

1. Nous utilisons la transformation en forme DSA [5] qui assure que chaque variable est affectée une seule fois sur chaque chemin du CFG.

```

1 class AbsMinus {
2 /*Il renvoie |i-j|, la valeur absolue de i moins j*/
3 /*@ ensures
4 @ ((i < j) ==> (\result == j-i)) &&
5 @ ((i >= j) ==> (\result == i-j)); */
6 int AbsMinus (int i, int j) {
7   int result;
8   int k = 0;
9   if (i <= j) {
10    k = k+2; } // erreur: k = k + 2 au lieu de k = k + 1
11   if (k == 1 && i != j) {
12     result = j-i; }
13   else {
14     result = i-j; }
15   return result; }

```

FIGURE 1 – Le programme AbsMinus

Puis, LocFaults calcule les MCS de C_1 . Seulement un MCS peut être trouvé dans $C_1 : \{r_1 = i_0 - j_0\}$. En d'autres termes, si nous supposons que les instructions conditionnelles sont correctes, la seule instruction suspecte sur ce chemin erroné est l'instruction 14.

Ensuite, LocFaults commence le processus de déviation. La première déviation (voir la figure 3.(a), chemin vert) produit encore un chemin qui viole la post-condition, et donc, nous l'ignorons. La seconde déviation (voir la figure 3.(b), chemin bleu) produit un chemin qui satisfait la postcondition. Donc, LocFaults collecte les contraintes sur la partie du chemin 3.(b) qui précède la condition déviée, c'est-à-dire $C_2 = \{i = 0, j = 1, k_0 = 0, k_1 = k_0 + 2\}$. Puis LocFaults recherche les MCS de $C_2 \cup \neg(k = 1 \wedge i \neq j)$; c'est-à-dire nous essayons d'identifier les instructions qui doivent être modifiées afin que le programme aura un chemin satisfaisant la post-condition pour les données d'entrée. Ainsi, pour cette deuxième déviation deux instructions suspectes sont identifiées :

- L'instruction conditionnelle sur la ligne 11;
- L'affectation sur la ligne 10 car la contrainte correspondante est le seul MCS dans $C_2 \cup \neg(k =$

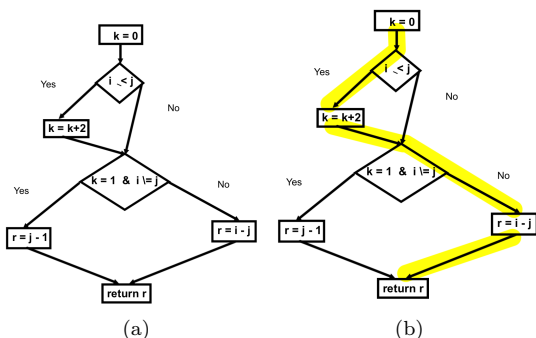


FIGURE 2 – Le CFG et chemin erroné – Le programme AbsMinus

$1 \wedge i \neq j$).

Puis, LocFaults tente de dévier une seconde condition. Le seul chemin possible est celui où les deux conditions du programme AbsMinus sont déviées. Cependant, comme il a le même préfixe que le premier chemin dévié, nous le rejetons.

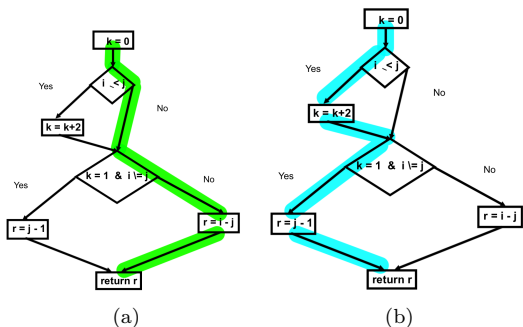


FIGURE 3 – Les chemins avec une déviation – Le programme AbsMinus

Cet exemple montre que LocFaults produit des informations pertinentes et utiles sur chaque chemin erroné. Contrairement à BugAssist [3, 4], un système de l'état de l'art, il ne fusionne pas toutes les instructions suspectes dans un seul ensemble, ce qui peut être difficile à exploiter par l'utilisateur.

Les entrées de notre algorithme sont le CFG du programme, CE : un contre-exemple, b_{cond} : une borne sur le nombre de conditions qui sont déviées, et b_{mcs} : une borne sur le nombre de MCSs (Minimal Correction Subsets) générés. Grosso modo, notre algorithme explore en profondeur le CFG en utilisant CE pour prendre la branche *If* ou *Else* de chaque nœud conditionnel, et collecte les contraintes qui correspondent aux affectations sur le chemin induit. Il dévie zéro, une ou au plus b_{cond} décisions par rapport au comportement du contre-exemple CE . À la fin d'un chemin, l'ensemble des contraintes qui ont été collectées est inconsistant, et au plus b_{mcs} MCSs sont calculés sur ce CSP.

Plus précisément, LocFaults procède comme suit :

- * Il propage premièrement CE sur le CFG jusqu'à la

fin du chemin initial erroné. Puis, il calcule au plus b_{mcs} MCSs sur le CSP courant. Ce qui représente une première localisation sur le chemin du contre-exemple.

- * Après, LocFaults essaye de dévier une condition. Lorsque le premier nœud conditionnel (noté $cond$) est atteint, LocFaults prend la décision opposée à celle induite par CE , et continue à propager CE jusqu'au dernier nœud dans le CFG. Si le CSP construit à partir du chemin dévié est consistant, il y a deux types d'ensemble d'instructions suspectes :
 - le premier est la condition $cond$ elle-même. En effet, changer la décision pour $cond$ permet à CE de satisfaire la postcondition ;
 - une autre cause possible de l'erreur est une ou plusieurs mauvaises affectations avant $cond$ qui ont produit une décision erronée. Puis, LocFaults calcule aussi au plus b_{mcs} MCSs sur le CSP qui contient les contraintes collectées sur le chemin qui arrivent à $cond$.

Ce processus est répété sur chaque nœud conditionnel du chemin du contre-exemple.

- * Un processus similaire est ensuite appliqué pour dévier pour tout $k \leq b_{cond}$ conditions. Pour améliorer l'efficacité, les nœuds conditionnels qui corrigent le programme sont marqués avec le nombre de déviations qui ont été faites avant d'avoir été atteints. Pour une étape donnée k , si le changement de la décision d'un nœud conditionnel $cond$ marqué avec la valeur k' avec $k' \leq k$ corrige le programme, cette condition est ignorée. En d'autres termes, nous considérons seulement la première fois où un nœud conditionnel corrige le programme.

Cet algorithme incrémental basé sur les flots est un bon moyen pour aider le programmeur à la chasse aux bugs car il localise les erreurs autour du chemin du contre-exemple. Nos résultats ont confirmé que les temps de cet algorithme sont meilleurs par rapport à ceux qui correspondent à l'algorithme que nous avons présenté aux JFPC 2014 dans [2]². Les sous-ensembles d'instructions suspectes fournis sont plus pertinents pour l'utilisateur. Dans le cadre de notre travaux futurs, nous envisageons de confirmer nos résultats sur des programmes avec plusieurs boucles complexes (voir nos premiers résultats dans [6]). Nous envisageons de comparer les performances de LocFaults avec des méthodes statistiques existantes ; par exemple : Tarantula [7, 8], Ochiai [9], AMPLE [9], Pinpoint [10]. Nous développons une version interactive de notre outil qui fournit les sous-ensembles suspects l'un après l'autre : nous voulons tirer profit des connaissances de l'utilisateur pour sélectionner les conditions qui doivent être déviées. Nous réfléchissons sur comment étendre notre méthode pour supporter les instructions numériques avec calcul sur les flottants.

2. Les résultats qui présentent les temps de calcul des deux versions de LOCFAULTS, non-incrémentale et incrémentale, pour des programmes sans boucles sont disponibles à l'adresse http://www.i3s.unice.fr/~bekkouch/Bench_Mohammed.html#rsba

Références

- [1] Bekkouche, Mohammed, Hélène Collavizza, and Michel Rueher. "LocFaults : A new flow-driven and constraint-based error localization approach*." SAC'15, SVT track.
- [2] Bekkouche, Mohammed, Hélène Collavizza, and Michel Rueher. "Une approche CSP pour l'aide à la localisation d'erreurs." Dixièmes Journées Francophones de Programmation par Contraintes (JFPC 14).
- [3] Jose, Manu, and Rupak Majumdar. "Cause clue clauses : error localization using maximum satisfiability." ACM SIGPLAN Notices 46.6 (2011) : 437-446.
- [4] Jose, Manu, and Rupak Majumdar. "Bug-Assist : assisting fault localization in ANSI-C programs." Computer Aided Verification. Springer Berlin Heidelberg, 2011.
- [5] Barnett, Mike, and K. Rustan M. Leino. "Weakest-precondition of unstructured programs." ACM SIGSOFT Software Engineering Notes. Vol. 31. No. 1. ACM, 2005.
- [6] Bekkouche, Mohammed. "Exploration of the scalability of LocFaults approach for error localization with While-loops programs." arXiv preprint arXiv :1503.05508. 2015
- [7] Jones, James A., and Mary Jean Harrold. "Empirical evaluation of the tarantula automatic fault-localization technique." Proceedings of the 20th IEEE/ACM international Conference on Automated software engineering. ACM, 2005.
- [8] Jones, James A., Mary Jean Harrold, and John Stasko. "Visualization of test information to assist fault localization." Proceedings of the 24th international conference on Software engineering. ACM, 2002.
- [9] Abreu, Rui, Peter Zoetewij, and Arjan JC Van Gemund. "On the accuracy of spectrum-based fault localization." Testing : Academic and Industrial Conference Practice and Research Techniques-MUTATION, 2007. TAICPART-MUTATION 2007. IEEE, 2007.
- [10] Chen, Mike Y., et al. "Pinpoint : Problem determination in large, dynamic internet services." Dependable Systems and Networks, 2002. DSN 2002. Proceedings. International Conference on. IEEE, 2002.
- [11] Liffiton, Mark H., and Karem A. Sakallah. "Algorithms for computing minimal unsatisfiable subsets of constraints." Journal of Automated Reasoning 40.1 (2008) : 1-33.
- [12] Liffiton, Mark H., and Ammar Malik. "Enumerating infeasibility : Finding multiple muses quickly." Integration of AI and OR Techniques in Constraint Programming for Combinatorial Optimization Problems. Springer Berlin Heidelberg, 2013. 160-175.